

To	Location	TO7/70	Direction
AdresseCPUext[15]	PIN_52	47	Input
AdresseCPUext[14]	PIN_51	48	Input
AdresseCPUext[13]	PIN_50	49	Input
AdresseCPUext[12]	PIN_15	11	Input
AdresseCPUext[11]	PIN_16	12	Input
AdresseCPUext[10]	PIN_17	13	Input
AdresseCPUext[9]	PIN_18	14	Input
AdresseCPUext[8]	PIN_20	15	Input
AdresseCPUext[7]	PIN_21	16	Input
AdresseCPUext[6]	PIN_22	19	Input
AdresseCPUext[5]	PIN_24	20	Input
AdresseCPUext[4]	PIN_25	21	Input
AdresseCPUext[3]	PIN_27	22	Input
AdresseCPUext[2]	PIN_28	23	Input
AdresseCPUext[1]	PIN_29	24	Input
AdresseCPUext[0]	PIN_30	25	Input
DataCPUext[7]	PIN_33	26	Bidir
DataCPUext[6]	PIN_36	27	Bidir
DataCPUext[5]	PIN_35	28	Bidir
DataCPUext[4]	PIN_37	29	Bidir
DataCPUext[3]	PIN_39	30	Bidir
DataCPUext[2]	PIN_40	31	Bidir
DataCPUext[1]	PIN_44	32	Bidir
DataCPUext[0]	PIN_41	33	Bidir
Eext	PIN_46	41	Output
FormeExt	PIN_63	51	Input
H16Ext	PIN_60	46	Input
INILText	PIN_73	62	Output
MAext[7]	PIN_6	7	Output
MAext[6]	PIN_8	8	Output
MAext[5]	PIN_9	9	Output
MAext[4]	PIN_11	10	Output
MAext[3]	PIN_80	67	Output
MAext[2]	PIN_81	3	Output
MAext[1]	PIN_4	4	Output
MAext[0]	PIN_5	5	Output
nCASCOExt	PIN_79	65	Output
nCASEXText	PIN_77	64	Output
nCASPText	PIN_76	66	Output
nCKLPext	PIN_45	37	Input
nCSCOLExt	PIN_64	54	Input
nCSEXText	PIN_68	56	Input
nCSPText	PIN_67	55	Input
nDATAVALIDext	PIN_58	44	Output
nEext	PIN_49	40	Output
nPOINText	PIN_55	45	Output
nRASext	PIN_61	50	Output
nSUPLText	PIN_75	61	Output
Qext	PIN_48	42	Output
RnWext	PIN_54	39	Input
StartUpResetExt			Input
SYCLext	PIN_70	57	Input
SYNLText	PIN_74	63	Output
TCK	PIN_62		Input
TDI	PIN_14		Input
TDO	PIN_71		Output
TMS	PIN_23		Input